

*참고] 아래 행정직(일반행정) NCS 분류체계 예시를 참고하여, 채용코자 하는 직무에 대한 NCS 분류체계(대분류-중분류-소분류-세분류)를 확인하여 작성하고 담당 업무, 직무수행내용, 필요지식, 필요기술, 직무수행태도, 직업기초능력을 추가 작성

한국과학기술원 NCS 기반 직무기술서 - 연구직(위촉연구원)

채용분야	*연구직 (위촉연구원)	분류체계	대분류	중분류	소분류	세분류
			*19.전기전자	*03.전자기기개발	*06.반도체개발	*01.반도체개발
설립이념	<ul style="list-style-type: none"> ○ 한국과학기술원법 - 깊이 있는 이론과 실제적인 응용력으로 국가 산업 발전에 기여할 고급 과학기술 인재 양성 - 국가 정책으로 추진하는 중장기 연구 개발과 국가 과학기술 저력 배양을 위한 기초응용 연구 수행 - 각 분야 연구 기관 및 산업계와 연계한 연구 지원 					
KAIST 주요사업	<ul style="list-style-type: none"> ○ 교육: 과학기술 글로벌 인재 양성 ○ 연구: 인류 난제 해결을 위한 연구 ○ 국제화: 글로벌 리더십 역량 강화 ○ 창업: 창업혁신 생태계 구축 및 발전 					
성장 동력	<ul style="list-style-type: none"> ○ Vision : 국가와 인류, 지구를 위한 독특한 빛깔의 세계 10위권 대학 ○ Mission: 인류의 행복과 번영을 실현하는 과학기술혁신대학 ○ QAIST: 창의인재, Post AI 융복합 연구, 글로벌 인재, 기술가치창출, 소통의 신뢰 ○ 3C Spirit : Challenge, Creativity, Caring 					
담당 업무	<ul style="list-style-type: none"> ○ 다중 모드 무선 센서 인터페이스 회로 및 유연 생체 신호 센서 개발 관련 연구 과제 수행(저전력 소형 무선 통신 시스템 설계 및 구현, 하드웨어 로직의 RTL 설계 및 FPGA 구현 외) 					
직무수행 내용	<ul style="list-style-type: none"> ○ 시스템의 요구사항에 따라, 서로 다른 센서들을 관리하며 데이터 버퍼링하는 하드웨어 로직의 RTL 설계 및 FPGA 구현, 그리고 이것의 무선 통신 모듈과의 연동 및 착용 가능한 기기로 개발 ○ ASIC 형태로 개발 예정인 센서 연동 Analog Front-End Chip들의 디지털 인터페이스를 ASIC 개발 자들과의 논의를 통해 주도적으로 통합 정의하고 이를 적용한 다수의 송신부(AFE-FPGA-Wireless) 와 단일 수신부(Wireless-FPGA-PC)를 설계 및 구현 					
필요지식	<ul style="list-style-type: none"> ○ 디지털 논리회로, 컴퓨터 구조, Verilog HDL 기반 RTL설계, 임베디드 시스템, 임베디드 소프트웨어 ○ 단일 칩에 대한 관점을 넘어 여러 칩들을 연동하여 온전한 동작이 가능하게 하는 시스템적인 관점 및 지식 					
필요기술	<ul style="list-style-type: none"> ○ 디지털 하드웨어 RTL 설계 및 Verilog HDL 기반 FPGA 구현 & 검증 ○ MCU 기반 실시간 동작 소프트웨어 개발 & 검증 ○ 서로 다른 칩 또는 기기 사이의 유선 또는 무선 통신을 가능하게 하는 기술 ○ ASIC 설계자 및 하드웨어 시스템을 이용하는 어플리케이션/알고리즘 개발자와 토론하고 완성을 향해 프로젝트를 추진할 수 있는 협업 기술 					
직무수행태도	<ul style="list-style-type: none"> ○ 열정적이고 능동적인 탐구자세 ○ 새로운 분야에 대한 문제 해결 능력 					
직업기초능력	<ul style="list-style-type: none"> ○ 이공분야 학사학위 이상 졸업예정자 및 소지자 					
참고사이트	www.ncs.go.kr, www.kaist.ac.kr					